

# VME430 Backplane

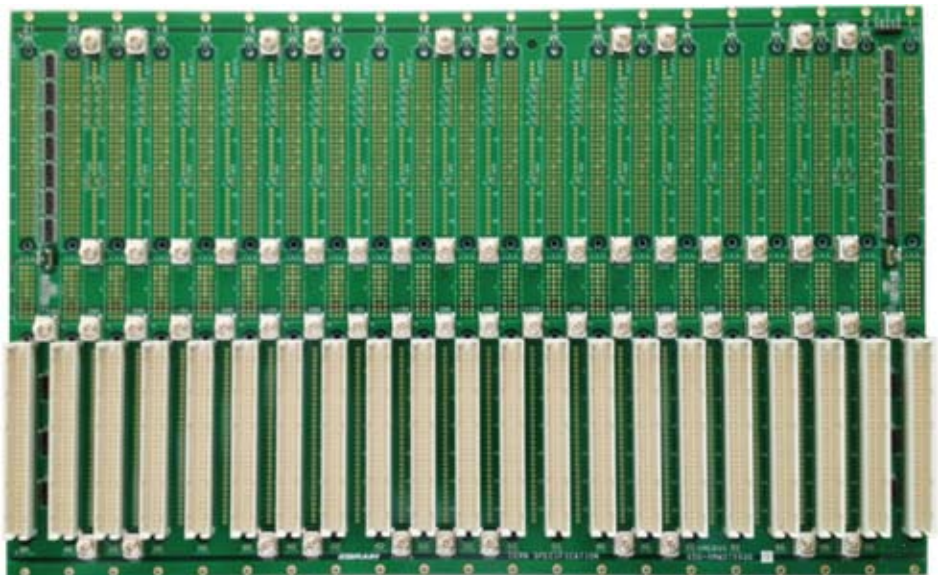
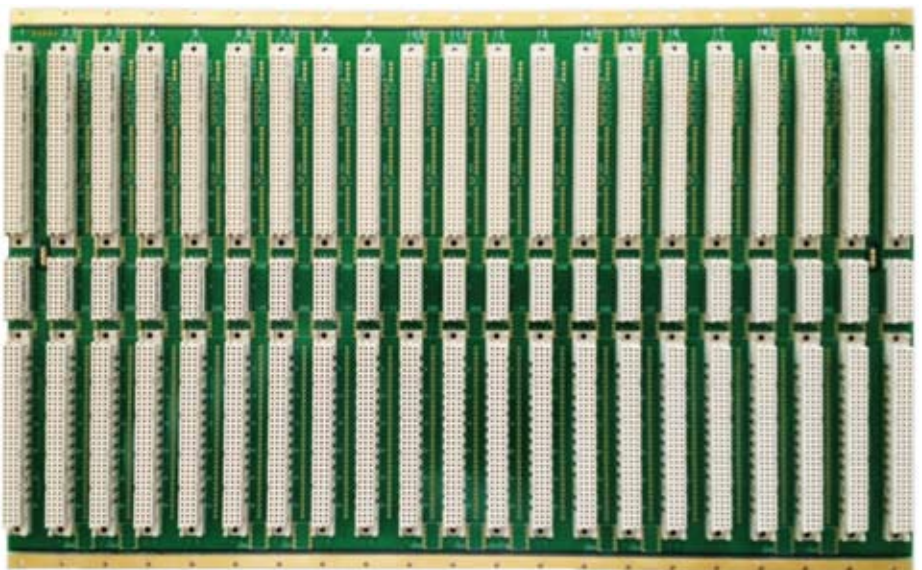
## ■特長

- 1、CERN (European Organization for Nuclear Research) が VMEI, J2 仕様に J0 (Jaux) コネクタの仕様を追加、策定した規格 VME430 に準拠した 6U×21 スロットのバックプレーンです。

## ■仕様

- 1、外形 261.95×421.64
- 2、基板仕様 材質:FR-4  
板厚:4.6t  
層数:10層
- 3、電源供給 +5V:150A  
±12V:各30A  
-5.2V:100A  
-2V:50A  
±15V:各30A  
+5VSTDBY:30A  
GND:MAX200A

オーダーコード:  
650-VMW21V430



### ■ P1/J1 ピンアサインメント表

ピン番号	a	b	c
1	D00	BBSY	D08
2	D01	BCLR	D09
3	D02	ACFAIL	D10
4	D03	BG0IN	D11
5	D04	BG0OUT	D12
6	D05	BG1IN	D13
7	D06	BG1OUT	D14
8	D07	BG2IN	D15
9	GND	BG2OUT	GND
10	SYSCLK	BG3IN	SYSFAIL
11	GND	BG3OUT	BERR
12	DS1	BR0	SYSRESET
13	DS0	BR1	LWORD
14	WRITE	BR2	AM5
15	GND	BR3	A23
16	DTACK	AM0	A22
17	GND	AM1	A21
18	AS	AM2	A20
19	GND	AM3	A19
20	IACK	GND	A18
21	IACKIN	SERCLK(1)	A17
22	IACKOUT	SERDAT(1)	A16
23	AM4	GND	A15
24	A07	IRQ7	A14
25	A06	IRQ6	A13
26	A05	IRQ5	A12
27	A04	IRQ4	A11
28	A03	IRQ3	A10
29	A02	IRQ2	A09
30	A01	IRQ1	A08
31	-12V	+5V STDBY	+12V
32	+5V	+5V	+5V

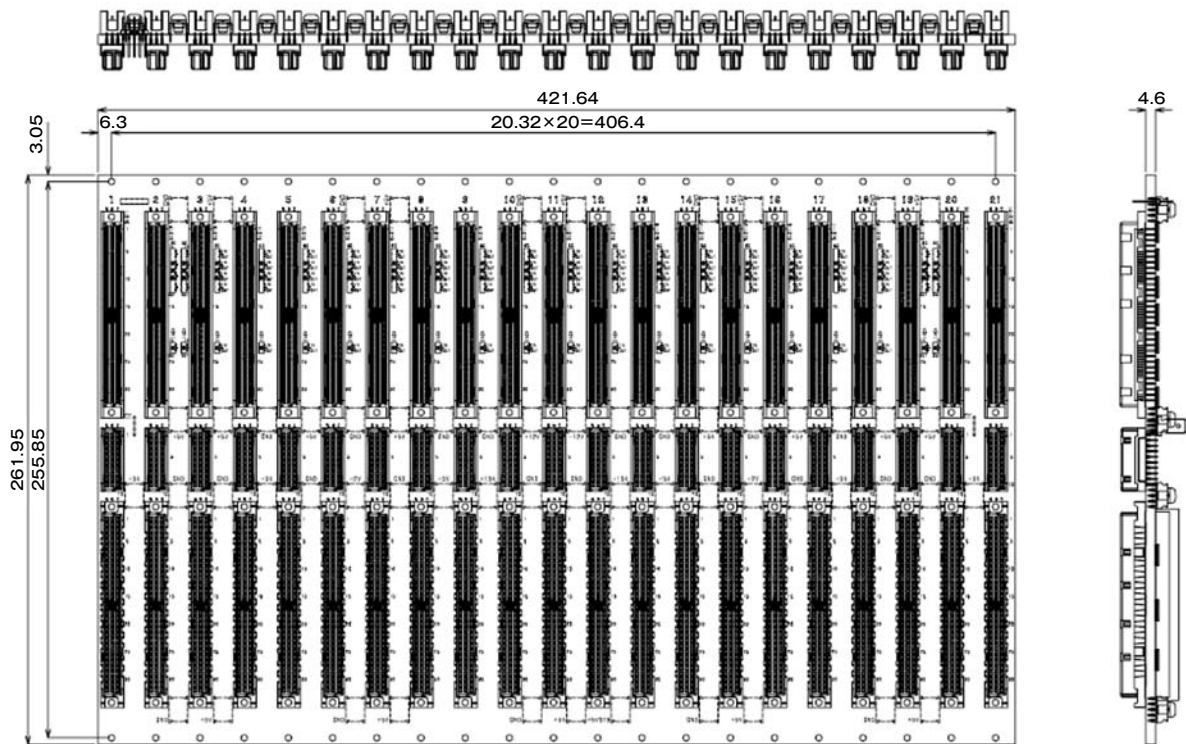
### ■ Jaux ピンアサインメント

ピン番号	a	b	c
1	SN1	GND	SN2
2	SN3	GND	SN4
3	SN5	GND	GND
4	CK*	GND	CK
5	SG*	GND	SG
6	CL*	GND	CL
7	-2V	-2V	-2V
8	-15V	CE	+15V
9	-5V	-5V	-5V
10	-5V	-5V	-5V

### ■ P2/J2 ピンアサインメント

ピン番号	a	b	c
1	OPEN	+5V	OPEN
2	OPEN	GND	OPEN
3	OPEN	Bus接続	OPEN
4	OPEN	A24	OPEN
5	OPEN	A25	OPEN
6	OPEN	A26	OPEN
7	OPEN	A27	OPEN
8	OPEN	A28	OPEN
9	OPEN	A29	OPEN
10	OPEN	A30	OPEN
11	OPEN	A31	OPEN
12	OPEN	GND	OPEN
13	OPEN	+5V	OPEN
14	OPEN	D16	OPEN
15	OPEN	D17	OPEN
16	OPEN	D18	OPEN
17	OPEN	D19	OPEN
18	OPEN	D20	OPEN
19	OPEN	D21	OPEN
20	OPEN	D22	OPEN
21	OPEN	D23	OPEN
22	OPEN	GND	OPEN
23	OPEN	D24	OPEN
24	OPEN	D25	OPEN
25	OPEN	D26	OPEN
26	OPEN	D27	OPEN
27	OPEN	D28	OPEN
28	OPEN	D29	OPEN
29	OPEN	D30	OPEN
30	OPEN	D31	OPEN
31	OPEN	GND	OPEN
32	OPEN	+5V	OPEN

### ■ 外形図



部品面視

■ 製造・販売元

**EBRAIN エブレン株式会社**

URL <http://www.ebrain.co.jp>

お問い合わせ先

■ 本社 〒192-0032 東京都八王子市石川町 2970-6  
TEL.0426(46)2225 FAX.0426(44)8831

■ 大阪事業所 〒533-0004 大阪府大阪市東淀川区小松 3-20-27  
TEL.06(6990)6611 FAX.06(6990)6622